

PREMIERE PARTIE – SIMULATION ET EVALUATION DE PERFORMANCES.

Cette partie traite des mécanismes mis en place pour la modélisation des architectures matérielles. Le chapitre I présente les points communs entre SEP et les langages de descriptions d'architectures. Ensuite, le chapitre II énonce le modèle générique sur lequel repose notre méthode de modélisation. Le chapitre III montre comment le modèle générique nous permet une construction semi-automatique du comportement des composants qui constituent l'architecture. Le chapitre IV explique l'utilisation d'un composant décodeur générique afin de modéliser le jeu d'instructions des architectures programmables. Enfin, le chapitre V établit la façon avec laquelle notre moteur de simulation à événements discrets garantit la sémantique des composants et des connecteurs énoncée au chapitre II.